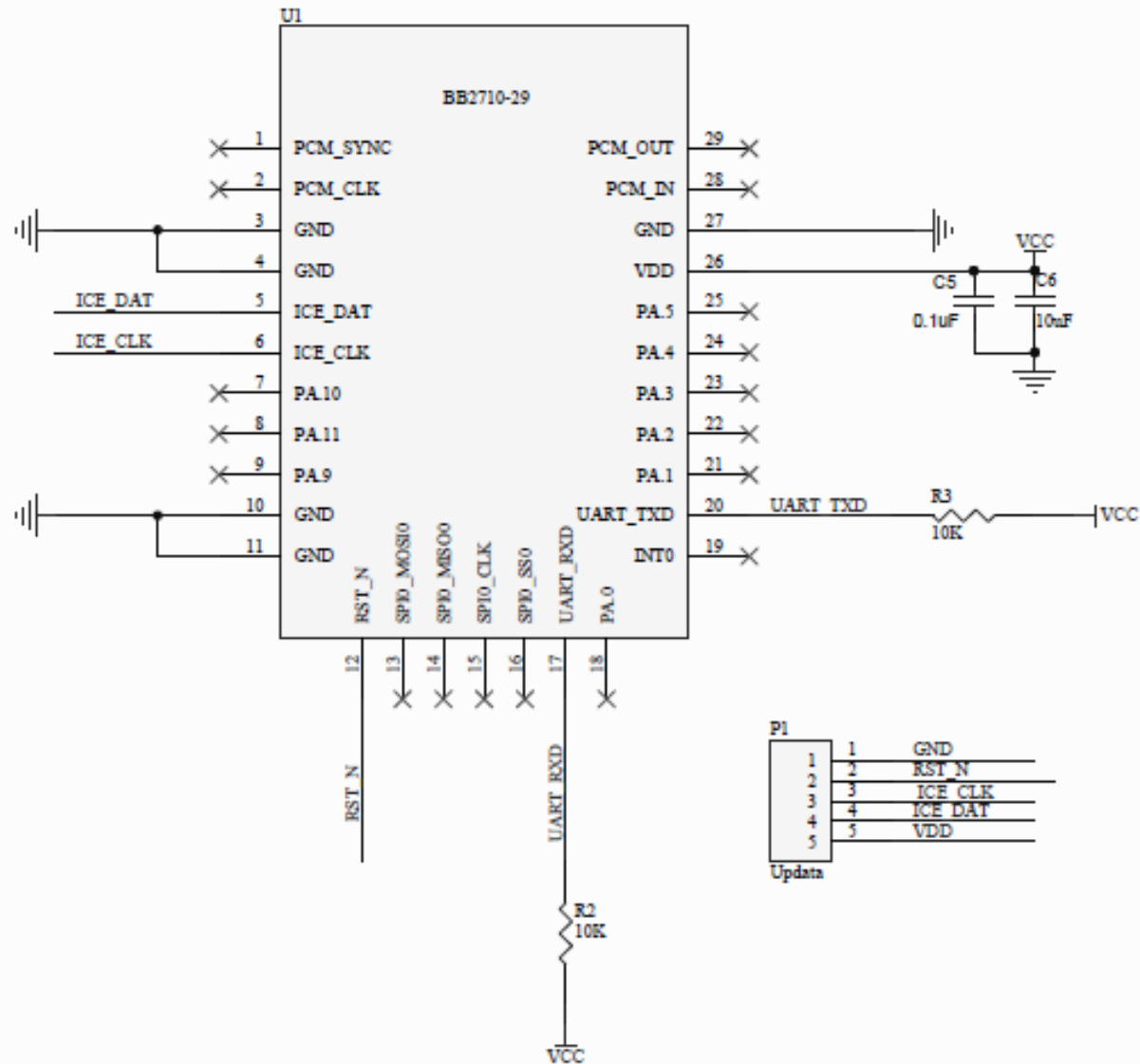


BB2710-29

参考原理图和LAYOUT注意事项

深圳市中易腾达股份有限公司 2015/02/05

REFERENCE SCHEMATIC



MODULE PORT

- + Module的 RST_N(PIN12)为复位脚，请接到 HOST CPU 的 GPIO 上。
- + Module的 UART(PIN17,PIN20)为串口脚，请接到 HOST CPU 的 UART 上。
- + Module的 PA.5(PIN25)外接100K电阻上拉。

MODULE POWER_ON

- ✓ Module 的 RST_N(PIN12) 的 Power_On
- ✓ Module 的 VCC(PIN26) 的 Power_On

其中 Power_On 的 Voltage 为 3.3V

MODULE PORT VOLTAGE

- ✓ UART_TXD 的 voltage 为 3.3V
- ✓ UART_RXD 的 voltage 为 3.3V
- ✓ RST_S 的 power_on voltage 为 3.3V ,
复位有效 voltage 为 0V

GENERAL GUIDE LINE

- + 电源的去耦电容C1, C2必须靠近Module的电源管脚
- + Module的下方禁止布线
- + Module 的UART的布线尽可能的短
- + VCC走线尽量粗, 如果需要换层打孔, 需在换层处就近打孔

GENERAL GUIDE LINE2

- + 模块天线位置建议尽量放置在基板边缘，从距离模组板边缘5.9mm处留出净空区，禁止铺铜(如下图)；

